



## Ingénieur Conception Électronique Numérique

Group/service: Design Center

Location: 408 rue Hélène Boucher – 78530 BUC, France

Contact RH : Cécile DURIS : [cduris@3d-plus.com](mailto:cduris@3d-plus.com); Maud GERGONE : [mgergone@3d-plus.com](mailto:mgergone@3d-plus.com)

Contrat : CDI

### ▪ Description 3D PLUS

3D PLUS, Société du Groupe HEICO, conçoit, fabrique et commercialise des composants microélectroniques 3D ultra miniaturisés utilisant des technologies très avancées d'empilage et d'interconnexions 3D de composants semi-conducteurs.

Nos technologies brevetées permettent de créer des composants électroniques intégrant des composants hétérogènes (actifs, passifs, puces, boîtiers, wafer,...) de différentes tailles et technologies dans un même boîtier. Elles confèrent à nos produits de très hautes performances, une grande fiabilité et une miniaturisation qui répondent aux besoins des équipements électroniques d'aujourd'hui et de demain, particulièrement pour des applications spatiales nécessitant un gain de surface important.

Plus d'information sont disponibles sur [www.3d-plus.com](http://www.3d-plus.com)

### ▪ Principales missions :

- Design de composants numériques en VHDL pour des nouveaux produits (ASIC, FPGA, IP)
  - Réalisation de la spécification et de l'architecture à partir d'une spécification de besoin
  - Codage, simulation
  - Synthèse, Placement et Routage (FPGA Xilinx ou MicroSemi)
  - Plan et rapport de test (Simulation et prototype)
  - Plan et rapport de caractérisation sur prototype et/ou produit final
  - Support client sur les nouveaux produits avant-vente et après-vente
- Design de solutions de tests spécifiques
  - Design de nouvelles solutions de burn-in
  - Design de cartes pour tests applicatifs spécifiques (DDR2, NAND FLASH, DDR3, ...)
  - Gestion de retour clients

### ▪ Profil

- Niveau Ingénieur en Électronique (Bac +5), diplômé d'une Grande École (Supélec, ENSEEIHT, INSA...),
- Maîtrise de l'environnement spatial ainsi que ses normes applicables et règles de conception,
- Maîtrise des outils informatique (Pack Office/ Outils de simulation (Modelsim...)) / langage de programmation (C/C++, Perl, VHDL ...),
- Maîtrise des outils de synthèse et PAR sur cibles Xilinx.
- Maîtrise de l'environnement linux.
- Expérience d'au moins 7 ans sur un poste similaire

### ▪ Autres

- Anglais courant impératif
- Capacité de communication écrite et orale
- Rigueur, esprit d'équipe
- Autonomie, adaptabilité, organisation,
- Poste basé à Buc avec déplacements occasionnels