



Ingénieur(e) Analyse de Défaillance

Group/service: Design Center

Location: 408 rue Hélène Boucher – 78530 BUC, France

Contact RH : Cécile DURIS : cduris@3d-plus.com; Maud GERGONE : mgergone@3d-plus.com

Contrat : CDI

▪ **Description 3D PLUS**

3D PLUS, Société du Groupe HEICO, conçoit, fabrique et commercialise des composants microélectroniques 3D ultra miniaturisés utilisant des technologies très avancées d'empilage et d'interconnexions 3D de composants semi-conducteurs.

Nos technologies brevetées permettent de créer des composants électroniques intégrant des composants hétérogènes (actifs, passifs, puces, boîtiers, wafer,...) de différentes tailles et technologies dans un même boîtier. Elles confèrent à nos produits de très hautes performances, une grande fiabilité et une miniaturisation qui répondent aux besoins des équipements électroniques d'aujourd'hui et de demain, particulièrement pour des applications spatiales nécessitant un gain de surface important.

Plus d'informations sont disponibles sur www.3d-plus.com

Sous la responsabilité du responsable analyse de défaillance, vous devrez mener des analyses de rendement, assurer le support de l'atelier de test et proposer/développer des actions d'amélioration continue sur les processus de test et d'analyse. Vos principales missions seront les suivantes :

▪ **Principales missions :**

Après avoir analysé les besoins des clients, tant internes qu'externes, vous aurez en charge :

- Les analyses de rendements des lots testés en production
- Les analyses des retours clients
- La réalisation éventuelle des codages nécessaires (C,C++) à ces analyses
- La rédaction de la documentation
- Le support technique aux clients
- La participation à l'amélioration des rendements et des processus de test et d'analyse
- L'aide et le support aux équipes de tests
- La mise en place et la maintenance d'outil de traitement
- Une formation de plusieurs jours est à prévoir sur les différents testeurs

▪ **Compétences requises**

De formation ingénieur électronique (numérique), vous connaissez le fonctionnement des mémoires (SRAM – SDRAM – EEPROM – FLASH NAND, DDR...) et vous avez 3 à 5 ans minimum d'expérience dans le test de composants électroniques.

Vous maîtrisez le développement informatique (C/C++), possédez des connaissances en statistiques et votre anglais est courant.

Une connaissance du flow d'analyse de défaillance serait un plus.

Vous êtes curieux, avez un esprit d'analyse et êtes reconnu pour votre rigueur, votre aisance tant relationnelle que rédactionnelle et votre esprit d'équipe.

Enfin, vous souhaitez intégrer une PME dynamique et en forte croissance et évoluer dans un environnement technique et exigeant.